

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2004 年2 月12 日 (12.02.2004)

PCT

(10) 国際公開番号  
WO 2004/013928 A1

(51) 国際特許分類: H01P 3/02, H01L 27/04

(21) 国際出願番号: PCT/JP2003/009784

(22) 国際出願日: 2003 年8 月1 日 (01.08.2003)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:  
特願2002-224651 2002 年8 月1 日 (01.08.2002) JP

(71) 出願人 (米国を除く全ての指定国について): 松下電  
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-  
TRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府 門真市  
大字門真1006番地 Osaka (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 菅野 浩  
(KANNO, Hiroshi) [JP/JP]; 〒530-0047 大阪府 大阪市  
北区西天満 4-1 1-5-7 O 6 Osaka (JP).

(74) 代理人: 角田 嘉宏, 外(SUMIDA, Yoshihiro et al.); 〒  
650-0031 兵庫県 神戸市 中央区 東町123番地の1 貿易  
ビル3階 Hyogo (JP).

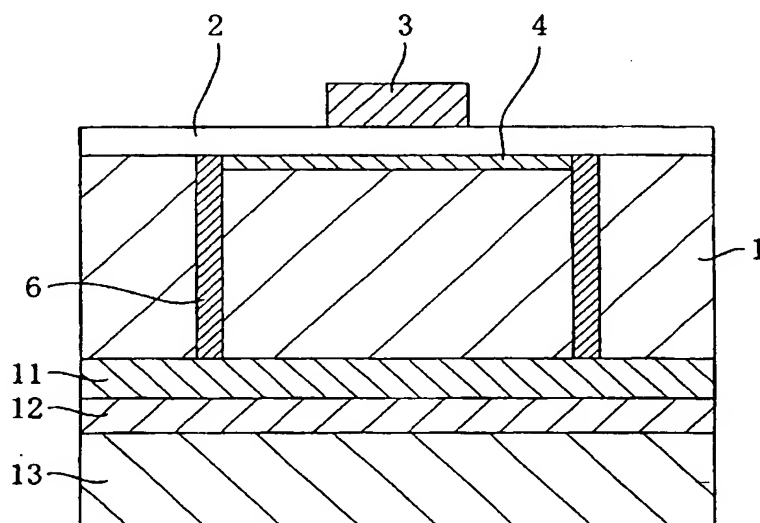
(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB,  
BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK,  
DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU,  
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,  
LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI,  
NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG,  
SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,  
VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ,  
SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM,  
AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許  
(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB,  
GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR),  
OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW,  
ML, MR, NE, SN, TD, TG).

/続葉有/

(54) Title: TRANSMISSION LINE AND SEMICONDUCTOR INTEGRATED CIRCUIT DEVICE

(54) 発明の名称: 伝送線路及び半導体集積回路装置



(57) Abstract: A transmission line comprising a signal line (3), a resistor layer (4) facing the signal line through a dielectric layer (2), and a ground conductor (11) connected electrically with the resistor layer. An additional resistance, defined as the resistance per unit length appearing when a high frequency current, being induced in the resistor layer through a capacitance formed between the signal line and the resistor layer by the dielectric layer, flows through the resistor layer and between the resistor layer and the ground conductor when a high frequency signal of a specified frequency is transmitted on the signal line, is set higher than a ground resistance defined as the resistance per unit length appearing when the high frequency current flows through the ground conductor.

/続葉有/

WO 2004/013928 A1



添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: 本発明の伝送線路は、信号配線(3)と、誘電体層(2)を挟んで信号配線に対向する抵抗層(4)と、抵抗層に電氣的に接続された接地用導体(11)とを備え、信号配線を所定周波数の高周波信号が伝送される際に、誘電体層によって信号配線と抵抗層との間に形成された容量を介して抵抗層に誘起される高周波電流が、抵抗層、及び抵抗層と接地用導体との間を流れる際に発生する単位長さあたりの抵抗を付加抵抗と定義し、前記高周波電流が接地用導体を流れる際に発生する単位長さあたりの抵抗を接地抵抗とした定義した場合に、付加抵抗が接地抵抗よりも大きい。